

Lima-SDR

Versionsgeschichte interaktiv durchsuchen
Visuell Wikitext

Version vom 13. Oktober 2018, 22:42 Uhr
([Quelltext anzeigen](#))

[OE1VMC](#) ([Diskussion](#) | [Beiträge](#))

[← Zum vorherigen Versionsunterschied](#)

Zeile 12:

Siehe beispielsweise Fortschrittsbericht von [http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr PA3DWC].

Version vom 13. Oktober 2018, 22:49 Uhr
([Quelltext anzeigen](#))

[OE1VMC](#) ([Diskussion](#) | [Beiträge](#))

[Zum nächsten Versionsunterschied →](#)

Zeile 12:

Siehe beispielsweise Fortschrittsbericht von [http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr PA3DWC].

+

+

Im Frühling 2015 hat die [https://oe1.oevsv.at/technik/ Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Version vom 13. Oktober 2018, 22:49 Uhr

Lima-SDR ist ein Bastelprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren. Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz. Die zugehörige Sendereinheit liefert 1 Watt [Hüllkurvenspitzenleistung](#) (engl.: [Peak Envelope Power](#) , PEP).

Datei: [image1.jpeg](#)

Lima-SDR Empfängerplatine

Der Bausatz enthält bis auf eine Ausnahme (der integrierte Schaltkreis [Si570 von Silicon Labs](#): ein digital programmierbarer Quarzoszillator) ausschließlich bedrahtete Bauelemente.

Siehe beispielsweise Fortschrittsbericht von [PA3DWC](#).

Im Frühling 2015 hat die [Elektronikwerkstatt des LV1](#) eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.