
Inhaltsverzeichnis

DXL - APRStracker

Versionsgeschichte interaktiv durchsuchen
VisuellWikitext

Version vom 24. September 2023, 20:05
Uhr (Quelltext anzeigen)
OE2WAO (Diskussion | Beiträge)
Markierung: 2017-Quelltext-Bearbeitung
← Zum vorherigen Versionsunterschied

Version vom 24. September 2023, 20:07
Uhr (Quelltext anzeigen)
OE2WAO (Diskussion | Beiträge)
K
Markierung: 2017-Quelltext-Bearbeitung
Zum nächsten Versionsunterschied →

Zeile 50:

Schaltungsvorschlag von OE5HPM mit einem Tiny13 (kleinster Prozessor), wie er bereits mehrfach im Einsatz ist:

– [[Datei:**dxlTracker**-schematic.png|verweis=**Special:FilePath/dxlTracker**-schematic.png]]

Detaillierte Schaltungsbeschreibung folgt.

Zeile 50:

Schaltungsvorschlag von OE5HPM mit einem Tiny13 (kleinster Prozessor), wie er bereits mehrfach im Einsatz ist:

+ [[Datei:**DxlTracker**-schematic.png|**DxlTracker**-schematic.png]]

Detaillierte Schaltungsbeschreibung folgt.

Version vom 24. September 2023, 20:07 Uhr

Inhaltsverzeichnis

1	Einleitung	3
2	Software	3
3	Hardware	4
3.1	Trackerschaltung	4
3.2	Geeignete GPS-Empfänger	4
4	Konfiguration	4
5	Referenzprojekte	5
5.1	OE5EEP, Heinz	5
6	Prämiert	6
7	LoRa Variante	6
8	Weitere Projekte	6

Einleitung

Der APRStracker von OE5DXL erlaubt es mit minimalstem Hardwareaufwand in der Betriebsart APRS QRV zu werden. Außerdem wurde bei der Entwicklung der Software darauf geachtet, die derzeitigen Möglichkeiten des APRS-Protokolls in Form von Mic-e optimalst auszunutzen. In der Praxis ist dies durch extrem kurze Frames erkennbar, was im Mobilbetrieb (QSB) erhebliche Vorteile bringt. Zu dem wird das schon etwas in die Jahre gekommene aber durchaus am effektivsten SSID-Pathrouting (im Configtool 'COMPRESSED' genannt) unterstützt.

Als Minimum an Hardware wird benötigt

- ein Mikrocontroller ATtiny13, ATtiny2313, Atmega88 oder auch andere Typen mit (Quarz)-Takt durch Anpassen der I/O Pins im Source
- Quarz frei wählbar ca. 6..20MHz (Im Source eingeben).
- PTT-Transistor
- RC-Tiefpass zum wegfiltern der PWM-Frequenz benötigt.

Software

Opensource Software von OE5DXL, in Assembler geschrieben, welche den Tracker zum Leben erweckt:

Datei: [AprsTracker.zip](#)

Der Assemblercode wird im einfachsten Fall mit dem Compiler 'gavrasm' [Gerd's AVR Assembler](#), welcher sowohl für Linux als auch für Windows verfügbar ist, kompiliert und anschließend in den µC gebrannt (z.B.: mit AVRdude [\[1\]](#) und dem USBasp Programmer [\[2\]](#)). Es ist auch möglich mit dem von ATMEL angebotenen AVR-Studio den Code zu übersetzen.

Fertige Kompilate:

Prozessor	Systemtakt	GPS-Baud	AFSK Baud	Download
ATMEL Tiny13	10 Mhz	4800	1200	Datei:dxl-aprsTracker-tiny13-10MHz-4800Bd.zip
ATMEL Tiny13	10 Mhz	9600	1200	Datei:dxl-aprsTracker-tiny13-10MHz-9600Bd.zip

Als Input dienen serielle GPS-Daten (GPRMC und GPGLL), der Tracker generiert daraus anhand der programmierten Konfiguration als Output (nebst PTT) die AFSK-Modulation im APRS-Mic-e Format mit Position, Geschwindigkeit, Fahrtrichtung und Höhe, welche dem Funkgerät zugeführt wird.

Dabei sind (pro Profil) 2 Bakenzeiten und eine Geschwindigkeit einstellbar unter/ueber der langsam/schnell gebakt wird.

Trackerschaltung

The schematic diagram illustrates the APRS-Tracker circuit. Key components include:

- Power Regulation:** NCP500SN33T1 voltage regulator (V401) and various capacitors (C401, C402, C403, C408, C409) for power filtering.
- Microcontroller:** ATtiny13-24SS (IC404) configured for serial communication (SPI).
- Signal Processing:** AD8601ART (IC401) op-amp and SR5K62-0.17 (T403) Schmitt trigger for signal conditioning.
- Timing and Frequency:** DS40C02 (U401) differential line driver, SR47E-0603 (R406) resistor, and a crystal (Q401) for timing.
- Passive Components:** Resistors (R401, R402, R403, R404, R405, R407, R408, R409) and capacitors (C401, C402, C403, C404, C405, C406, C407, C408, C409) for signal conditioning and timing.
- Connectors:** Multiple pins for power (5V, GND), data (TX, RX), and status (TND, TND1, TND2).

Geeignete GPS-Empfänger

Hersteller	Type	Baudrate	Versorgungsspannung	Stromaufnahme	Preis	
Fastrax	UP501	9600	3.3V	~30mA	ca. 22€ (inkl. Versand)	https://www.fastrax.com/de/produkte/up501.html
Ublox	NEO-6M	9600	3.3V	~22mA	ca. 10€ (inkl. Versand)	https://www.u-blox.com/en/products/family-neo
Globaltop	GTPA013	9600	3.3V	~20mA	ca. 19€	https://www.globaltop.de/de/Firmware/GTPA013-V0.1.0.html

Konfiguration

Baudraten vom GPS bzw. PC zur Konfiguration sind je nach Prozessortakt im Bereich 300..200000, ueblich 4800, 9600.

AFSK-Baud und Tonfrequenzen (Shift) sind ebenso frei Konfigurierbar, gebräuchlich sind:

- 300 auf Kurzwelle
- 1200 auf UKW

Zur Einstellung von HUB bzw. Mikrofonpegel eignet sich am besten ein Poti.

Um die PTT von Handfunkgeräten aufzutasten muss der Mikrofoneingang mit dem PTT Transistor kombiniert werden. Einfachste Variante ist im obigen Schaltungsbild sichtbar, der FET T402 zieht über einen 2k2 Widerstand den MIC-Eingang vom Handfunk gegen Masse und aktiviert dadurch die PTT, über C403 (100nF) wird die Modulation "eingekoppelt".

Als Option kann mit einem Jumper/Schalter (im Schaltbild SW401) zwischen 2 (am Tiny13) oder 4 (auf größeren Prozessoren) User-Profilen ausgewählt werden, zB. Fahrrad/Auto.

An einer Blink-Led für korrekten GPS-Empfang am Prozessor Pin wird gearbeitet.

Zur Konfiguration kommt ein kleines Tool von OE5HPM - DXLtrackerConfig zum Einsatz, dies generiert einen Konfigurationsstring für den DXLtracker und schickt selbigen über die serielle Schnittstelle raus.

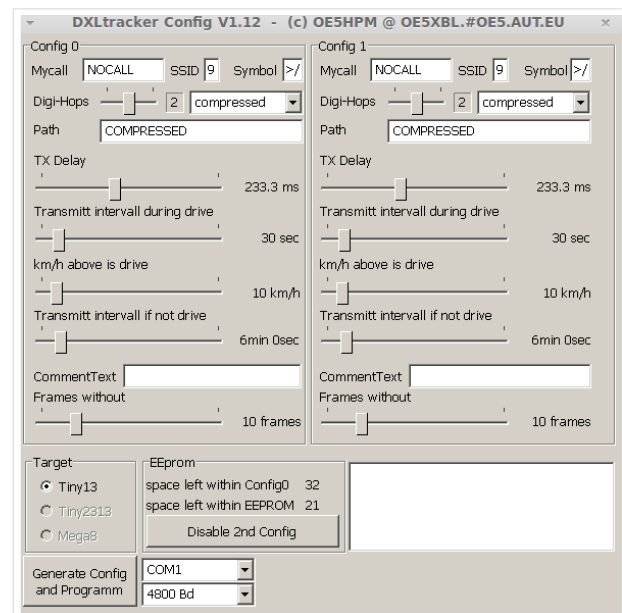
[Datei:DXLtrackerConfig.zip](#)

Referenzprojekte

OE5EEP, Heinz

Mein Aufbau eines DXL Modems mit einem Fastrax UP501 GPS Empfänger, den ich für Bergtouren im Rahmen des SOTA-Programms einsetzen möchte: Das DXL Modem wurde mir freundlicherweise vom ADL501 zur Verfügung gestellt, der UP501 ist über e-Bay zu beziehen. Als Spannungsquelle für beide Baugruppen gemeinsam dienen 4 NiMH AAA-Zellen von Conrad mit einer nominalen Kapazität von 1100mAh, was für einen ganzen Bergtag leicht ausreicht. Die stabilisierte Spannung von 3,3V für des GPS Modul kann nach Brückung einer Diode an Pin 7 des Sub-D Anschlusses des DXL Trackers abgegriffen werden.

Da ich der Verlässlichkeit von freien Verkabelungen nicht traue, hab ich das GPS Modul mittels der mitgelieferten Steckerleiste auf einer Lochrasterplatte aufgelötet und die Verkabelungen zum



Screenshot DXL-Trackerconfig

[Datei:oe5eep 2.jpg](#)

Gesamtansicht

[Datei:oe5eep 1.jpg](#)

Gesamtansicht

[Datei:oe5eep 3.jpg](#)

Innenleben

[Datei:oe5eep 4h.jpg](#)

Innenleben-Detail-
Tracker+GPS-RX

DXL Modem auf beiden Seiten der Lochrasterplatte auf eine 9-polige Sub-D Buchse geführt. Dazu kommt noch ein Aus/Ein Schalter und ein Halter für die NiMH Zellen. Eingebaut hab ich das Ganze in eine ehemalige Präsentationsverpackung von 2 Kugelschreibern. Dieses transparente Kunststoffgehäuse erlaubt es, das Aufleuchten der LED im Sendefall von außen zu erkennen und passt von der Größe her gut zum verwendeten Handfunkgerät (siehe Fotos). Der Aufbau wird am Handfunkgerät einfach mit Gummibändern (Stücke von einem Fahrradschlauch) befestigt. Die einzige elektrische Verbindung zum Handfunkgerät ist eine Audioleitung zur Mikrofonbuchse, in meinem Fall mit einem 2,5mm Mono-Klinkenstecker.

Bisher hab ich den Tracker auf mehreren Bergtouren eingesetzt und positive Erfahrungen gemacht. Der GPS Empfänger findet binnen weniger Minuten eine Position. Die Empfindlichkeit ist ausgezeichnet. Teilweise kann ich im Inneren von Gebäuden eine Position bekommen, allerdings dann mit größerem Fehler. Jedenfalls ist der GPS-Empfänger deutlich empfindlicher als der in meinem LG Smartphone. Im Zusammenspiel mit einem schon etwas älteren IC-2e mit etwa 3W Sendeleistung und Gummiantenne ist es mir auf Touren in den Kalkalpen immer gelungen APRS-Meldungen im Gipfelbereich abzusetzen. Im Funkschatten von Bergen verlief das nicht so verlässlich. Das ist aber kein Problem der Kombination Tracker und Handfunkgerät sondern ist auf den dünnen Ausbau der sonstige APRS Infrastruktur zurückzuführen.

Dieses Selbstbauprojekt ist sowohl technisch als auch finanziell überschaubar. Ich hoffe, dass genaue Positionsmeldungen während meiner Bergtouren die SOTA Jäger unterstützen und gegebenenfalls zu meiner Sicherheit in den Bergen beitragen! Danke an OE5DXL für die Entwicklung der Basis für dieses nette Selbstbauprojekt!

73 Heinz, OE5EEP

Prämiert

Der DXL APRStracker wurde mit dem € 2000,- dotierten ÖVSV Innovationspreis 2013 prämiert !
GRATULATION !!

LoRa Variante

Von OE5DXL gibt es auch eine LoRa Variante für Hardware-Tracker des Typs TTGO bzw. LILYGO inkl. Unterstützung für komprimierte Aussendung und Verwendung von MIC-E.

Zu finden ist die fertige INO-Datei in verschiedenen Ausführung, neben anderer Software, wie immer im [HAMNET Indexserver von OE5DXL](#).

Weitere Projekte

Weiter passende Projekte von OE5DXL aus dieser Serie sind

- [DXL - APRSmap](#) - Der neue APRS Client für Windows, Linux und ARM auf OSM Basis

-
- [TCE Tinycore Linux Projekt](#) - Der mächtige und innovative Digipeater für APRS, Packet Radio, Echolink, u.v.m.