

Datei:DL1RQ Block.jpg

Basisinformationen

Anzeigetitel	Datei:DL1RQ Block.jpg
Standardsortierschlüssel	DL1RQ Block.jpg
Seitenlänge (in Bytes)	0
Namensraum	Datei
Seitenkennnummer	890
Seiteninhaltssprache	de-formal - Deutsch (Sie-Form)
Seiteninhaltsmodell	Wikitext
Indizierung durch Suchmaschinen	Erlaubt
Anzahl der Weiterleitungen zu dieser Seite	0
Prüfsummenwert	f04bb8883647a0a78b6acb17d81767a879567f38
Seitenbild	<p>BLOCKSCHALTBILD:</p> <p>10GHz-GaAsFET-Vorverstärker Empfangsmischer $10367.996 - 10223.496 = 144.500\text{MHz}$ 144MHz-Vorverstärker</p> <p>10GHz-GaAsFET-Sendeverstärker Sendemischer $10223.496 + 144.500 = 10367.996\text{MHz}$</p> <p>SRD - Vervielfacher $1135.944 \times 9 = 10223.496\text{ MHz}$</p> <p>Quarzoszillator + Vervielfacher $94.662\text{MHz} \times 12 = 1135.944\text{MHz}$</p> <p>Stromversorgung Sende-Empfangsumschaltung 144MHz-Relais</p> <p>144MHz Gerät (FT290)</p> <p>10GHz-Relais und Hohlleiter- übergang</p>

Seitenschutz

Bearbeiten	Alle Benutzer (unbeschränkt)
Verschieben	Alle Benutzer (unbeschränkt)
Hochladen	Alle Benutzer (unbeschränkt)

[Das Seitenschutz-Logbuch für diese Seite ansehen.](#)

Versionsgeschichte

Seitenersteller	OE3WOG (Diskussion Beiträge)
Datum der Seitenerstellung	22:08, 14. Nov. 2009
Letzter Bearbeiter	OE3WOG (Diskussion Beiträge)

Datum der letzten Bearbeitung	22:08, 14. Nov. 2009
Gesamtzahl der Bearbeitungen	1
Gesamtzahl unterschiedlicher Autoren	1
Anzahl der kürzlich erfolgten Bearbeitungen (in den letzten 90 Tagen)	0
Anzahl unterschiedlicher Autoren der kürzlich erfolgten Bearbeitungen	0