
Inhaltsverzeichnis

--

Datei:DL6SW3.jpg

Basisinformationen

Anzeigetitel	Datei:DL6SW3.jpg
Standardsortierschlüssel	DL6SW3.jpg
Seitenlänge (in Bytes)	0
Namensraum	Datei
Seitenkennnummer	1532
Seiteninhaltssprache	de-formal - Deutsch (Sie-Form)
Seiteninhaltsmodell	Wikitext
Indizierung durch Suchmaschinen	Erlaubt
Anzahl der Weiterleitungen zu dieser Seite	0
Prüfsummenwert	dabea745ba3a259359dc893df0ff5e6f110bd064
Seitenbild	The image contains two technical diagrams. The top diagram, labeled 'Abb. 1: 2 - m - Transistor - Sender DL 6 SW', is a detailed circuit schematic. It shows a power supply section with a transformer (T1) and a rectifier (D1). The main circuit consists of five vacuum tube stages: T1 (OC 170 AF 116), T2 (OC 170 AF 116), T3 (OC 170 AF 116), T4 (AF 108 AF 111), and T5 (AF 108 AF 111). These stages are connected in a push-pull configuration. The output stage (T5) drives a power transformer (PA) with a primary of 166 MHz and a secondary of 166 MHz. The transformer has a center tap and is connected to a 12V AC source. The bottom diagram, labeled 'Abb. 2: Sender - Spulen DL 6 SW', shows the physical layout of the coils and components. It includes a 18 MHz oscillator (L1, L2), a 36 MHz Verkoppler (L3, L4), a 72 MHz Verkoppler (L5, L6), a 144 MHz Verkoppler (L7, L8), a 144 MHz Endstufe (L9, L10), and a HF-Drossel (L11). The components are labeled with their values and dimensions.

Seitenschutz

Bearbeiten	Alle Benutzer (unbeschränkt)
Verschieben	Alle Benutzer (unbeschränkt)
Hochladen	Alle Benutzer (unbeschränkt)

[Das Seitenschutz-Logbuch für diese Seite ansehen.](#)

Versionsgeschichte

Seitenersteller	OE1CWJ (Diskussion Beiträge)
Datum der Seitenerstellung	11:24, 12. Mai 2012
Letzter Bearbeiter	OE1CWJ (Diskussion Beiträge)
Datum der letzten Bearbeitung	11:24, 12. Mai 2012

Gesamtzahl der Bearbeitungen	1
Gesamtzahl unterschiedlicher Autoren	1
Anzahl der kürzlich erfolgten Bearbeitungen (in den letzten 90 Tagen)	0
Anzahl unterschiedlicher Autoren der kürzlich erfolgten Bearbeitungen	0