
Inhaltsverzeichnis

1. Lima-SDR	6
2. Benutzer:OE1VMC	4

Lima-SDR

Versionsgeschichte interaktiv durchsuchen
VisuellWikitext

Version vom 14. Oktober 2018, 20:28 Uhr
(**Quelltext anzeigen**)

OE1VMC ([Diskussion](#) | [Beiträge](#))

← [Zum vorherigen Versionsunterschied](#)

Version vom 14. Oktober 2018, 20:30 Uhr
(**Quelltext anzeigen**)

OE1VMC ([Diskussion](#) | [Beiträge](#))

[Zum nächsten Versionsunterschied](#) →

Zeile 11:

```
[[Datei:image1.
jpeg|300px|thumb|left|Lima-SDR
Empfängerplatine]]
```

– Der Bausatz enthält bis auf eine Ausnahme **(der** integrierte Schaltkreis [<https://www.silabs.com/documents/public/data-sheets/si570.pdf> Si570 von Silicon Labs]: ein digital programmierbarer Quarzoszillator) **ausschließlich bedrahtete Bauelemente.**

Siehe beispielsweise Fortschrittsbericht von [<http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr> PA3DWC].

Im Frühling 2015 hat die [<https://oe1.oevsv.at/technik/> Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Zeile 11:

```
[[Datei:image1.
jpeg|300px|thumb|left|Lima-SDR
Empfängerplatine]]
```

Der Bausatz enthält bis auf eine Ausnahme **ausschließlich bedrahtete Bauelemente.**

+ **Der** integrierte Schaltkreis [<https://www.silabs.com/documents/public/data-sheets/si570.pdf> Si570 von Silicon Labs] **ist** ein digital programmierbarer Quarzoszillator **und kommt ist eine SMD Bauelement.**

Siehe beispielsweise Fortschrittsbericht von [<http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr> PA3DWC].

Im Frühling 2015 hat die [<https://oe1.oevsv.at/technik/> Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Version vom 14. Oktober 2018, 20:30 Uhr

[Lima-SDR](#) ist ein Bastelprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren. Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz. Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine. Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine. Die zugehörige Sendereinheit liefert 1 Watt [Hüllkurvenspitzenleistung](#) (engl.: [Peak Envelope Power](#) , PEP).

Datei: [image1.jpeg](#)

Lima-SDR Empfängerplatine

Der Bausatz enthält bis auf eine Ausnahme ausschließlich bedrahtete Bauelemente. Der integrierte Schaltkreis [Si570 von Silicon Labs](#) ist ein digital programmierbarer Quarzoszillator und kommt ist eine SMD Bauelement.

Siehe beispielsweise Fortschrittsbericht von [PA3DWC](#).

Im Frühling 2015 hat die [Elektronikwerkstatt des LV1](#) eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Lima-SDR: Unterschied zwischen den Versionen

Versionsgeschichte interaktiv durchsuchen
Visuell Wikitext

Version vom 14. Oktober 2018, 20:28 Uhr
(**Quelltext anzeigen**)

OE1VMC ([Diskussion](#) | [Beiträge](#))

[← Zum vorherigen Versionsunterschied](#)

Version vom 14. Oktober 2018, 20:30 Uhr
(**Quelltext anzeigen**)

OE1VMC ([Diskussion](#) | [Beiträge](#))

[Zum nächsten Versionsunterschied →](#)

Zeile 11:

```
[[Datei:image1.
jpeg|300px|thumb|left|Lima-SDR
Empfängerplatine]]
```

– Der Bausatz enthält bis auf eine Ausnahme (**der** integrierte Schaltkreis [<https://www.silabs.com/documents/public/data-sheets/si570.pdf> Si570 von Silicon Labs]: ein digital programmierbarer Quarzoszillator) **ausschließlich bedrahtete Bauelemente.**

Siehe beispielsweise Fortschrittsbericht von [<http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr> PA3DWC].

Im Frühling 2015 hat die [<https://oe1.oevsv.at/technik/> Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Zeile 11:

```
[[Datei:image1.
jpeg|300px|thumb|left|Lima-SDR
Empfängerplatine]]
```

Der Bausatz enthält bis auf eine Ausnahme **ausschließlich bedrahtete Bauelemente.**

+ **Der** integrierte Schaltkreis [<https://www.silabs.com/documents/public/data-sheets/si570.pdf> Si570 von Silicon Labs] **ist** ein digital programmierbarer Quarzoszillator **und kommt ist eine SMD Bauelement.**

Siehe beispielsweise Fortschrittsbericht von [<http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr> PA3DWC].

Im Frühling 2015 hat die [<https://oe1.oevsv.at/technik/> Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Version vom 14. Oktober 2018, 20:30 Uhr

[Lima-SDR](#) ist ein Bastelprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren. Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz. Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine. Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine. Die zugehörige Sendereinheit liefert 1 Watt [Hüllkurvenspitzenleistung](#) (engl.: [Peak Envelope Power](#) , PEP).

Datei: [image1.jpeg](#)

Lima-SDR Empfängerplatine

Der Bausatz enthält bis auf eine Ausnahme ausschließlich bedrahtete Bauelemente. Der integrierte Schaltkreis [Si570 von Silicon Labs](#) ist ein digital programmierbarer Quarzoszillator und kommt ist eine SMD Bauelement.

Siehe beispielsweise Fortschrittsbericht von [PA3DWC](#).

Im Frühling 2015 hat die [Elektronikwerkstatt des LV1](#) eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Lima-SDR: Unterschied zwischen den Versionen

[Versionsgeschichte interaktiv durchsuchen](#)

[Visuell Wikitext](#)

Version vom 14. Oktober 2018, 20:28 Uhr
(Quelltext anzeigen)

[OE1VMC](#) ([Diskussion](#) | [Beiträge](#))

[← Zum vorherigen Versionsunterschied](#)

Version vom 14. Oktober 2018, 20:30 Uhr
(Quelltext anzeigen)

[OE1VMC](#) ([Diskussion](#) | [Beiträge](#))

[Zum nächsten Versionsunterschied →](#)

Zeile 11:

```
[[Datei:image1.
jpeg|300px|thumb|left|Lima-SDR
Empfängerplatine]]
```

Der Bausatz enthält bis auf eine Ausnahme **(der** integrierte Schaltkreis [https://www.silabs.com/documents/public/data-sheets/si570.pdf Si570 von Silicon Labs]: ein digital programmierbarer Quarzoszillator) **ausschließlich bedrahtete Bauelemente.**

-

Zeile 11:

```
[[Datei:image1.
jpeg|300px|thumb|left|Lima-SDR
Empfängerplatine]]
```

Der Bausatz enthält bis auf eine Ausnahme **ausschließlich bedrahtete Bauelemente.**

+

Der integrierte Schaltkreis [https://www.silabs.com/documents/public/data-sheets/si570.pdf Si570 von Silicon Labs] **ist** ein digital programmierbarer Quarzoszillator **und kommt ist eine SMD Bauelement.**

+

Siehe beispielsweise Fortschrittsbericht von [http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr PA3DWC].

Siehe beispielsweise Fortschrittsbericht von [http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr PA3DWC].

Im Frühling 2015 hat die [https://oe1.oevsv.at/technik/ Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Im Frühling 2015 hat die [https://oe1.oevsv.at/technik/ Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Version vom 14. Oktober 2018, 20:30 Uhr

[Lima-SDR](#) ist ein Bastelprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren. Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz. Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine. Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine. Die zugehörige Sendereinheit liefert 1 Watt [Hüllkurvenspitzenleistung](#) (engl.: [Peak Envelope Power](#) , PEP).

Datei: [image1.jpeg](#)

Lima-SDR Empfängerplatine

Der Bausatz enthält bis auf eine Ausnahme ausschließlich bedrahtete Bauelemente. Der integrierte Schaltkreis [Si570 von Silicon Labs](#) ist ein digital programmierbarer Quarzoszillator und kommt ist eine SMD Bauelement.

Siehe beispielsweise Fortschrittsbericht von [PA3DWC](#).

Im Frühling 2015 hat die [Elektronikwerkstatt des LV1](#) eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.