

Lima-SDR

Versionsgeschichte interaktiv durchsuchen VisuellWikitext

Version vom 14. Oktober 2018, 20:28 Uhr (Quelltext anzeigen)

OE1VMC (Diskussion | Beiträge)
← Zum vorherigen Versionsunterschied

Aktuelle Version vom 16. März 2021, 13: 05 Uhr (Quelltext anzeigen)

Oe1mcu (Diskussion | Beiträge) Markierung: Visuelle Bearbeitung

(5 dazwischenliegende Versionen von 2 Benutzern werden nicht angezeigt)

Zeile 3:	Zei	ile 3:
[[Kategorie: Kurzwelle]]		[[Kategorie: Kurzwelle]]
[http://www.darc.de/distrikte/l/02 /lima-sdr/ Lima-SDR] ist ein Bastelprojek t des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined- Radio Technologie intressieren.	+	Lima-SDR ist ein Selbstbauprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren .
	+ [
Es handelt sich hierbei um einen SDR- Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz.		Es handelt sich hierbei um einen SDR- Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz.
	+ [
Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine.		Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine.
Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine.	+	
Die zugehörige Sendereinheit liefert 1 Watt [https://de.m.wikipedia.org/wiki /Hüllkurvenspitzenleistung Hüllkurvenspitzenleistung] (engl.: [https://en.m.wikipedia.org/wiki /Peak_envelope_power Peak Envelope Power], PEP).	+	Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine.
	+	



Die zugehörige Sendereinheit liefert 1 Watt [https://de.m.wikipedia.org/wiki /Hüllkurvenspitzenleistung Hüllkurvenspitzenleistung] (engl.: [https://en.m.wikipedia.org/wiki

/Peak envelope power Peak Envelope

[[Datei:image1. jpeg|300px|thumb|left|Lima-SDR Empfängerplatine]] [[Datei:image1. jpeg|300px|thumb|left|Lima-SDR Empfängerplatine]]

Power], PEP).

Der Bausatz enthält bis auf eine
Ausnahme (der integrierte Schaltkreis
[https://www.silabs.com/documents
/public/data-sheets/si570.pdf Si570
von Silicon Labs]: ein digital
programmierbarer Quarzoszillator) aus
schließlich bedrahtete Bauelemente.

Der Bausatz enthält bis auf eine Ausnahme ausschließlich bedrahtete Bauelemente.

Siehe beispielsweise
Fortschrittsbericht von [http://gerritvinke.wixsite.com/hamradio-pa3dwc/lima-sdr PA3DWC].

Der integrierte Schaltkreis [https://www.silabs.com/documents/public/data-sheets/si570.pdf Si570 von Silicon Labs] ist ein digital programmierbarer Quarzoszillator und ist ein [https://de.wikipedia.org/wiki/Surface-mounted_device oberflächenmontiertes Bauelement].

Im Frühling 2015 hat die [https://oe1. oevsv.at/technik/ Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert. Im Frühling 2015 hat die [https://oe1. oevsv.at/technik/ Elektronikwerkstatt des LV1] eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.

Aktuelle Version vom 16. März 2021, 13:05 Uhr

Lima-SDR ist ein Selbstbauprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren.

Ausgabe: 19.05.2024 Dieses Dokument wurde erzeugt mit BlueSpice



Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz.

Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine.

Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine.

Die zugehörige Sendereinheit liefert 1 Watt Hüllkurvenspitzenleistung (engl.: Peak Envelope Power , PEP).

Datei:image1.jpeg Lima-SDR Empfängerplatine Der Bausatz enthält bis auf eine Ausnahme ausschließlich bedrahtete Bauelemente.

Der integrierte Schaltkreis Si570 von Silicon Labs ist ein digital programmierbarer Quarzoszillator und ist ein oberflächenmontiertes Bauelement.

Im Frühling 2015 hat die Elektronikwerkstatt des LV1 eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.