

---

## Inhaltsverzeichnis

## Lima-SDR

[Versionsgeschichte interaktiv durchsuchen](#)  
[Visuell Wikitext](#)

**Version vom 15. März 2021, 12:05 Uhr (Quelltext anzeigen)**

[Oe1kbc](#) ([Diskussion](#) | [Beiträge](#))

K

Markierung: **Visuelle Bearbeitung**

[← Zum vorherigen Versionsunterschied](#)

**Aktuelle Version vom 16. März 2021, 13:05 Uhr (Quelltext anzeigen)**

[Oe1mcu](#) ([Diskussion](#) | [Beiträge](#))

Markierung: **Visuelle Bearbeitung**

**Zeile 3:**

[[Kategorie: Kurzwelle]]

Lima-SDR ist ein **Bastelprojekt** des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren.

Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz.

**Zeile 3:**

[[Kategorie: Kurzwelle]]

Lima-SDR ist ein **Selbstbauprojekt** des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren.

Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz.

## Aktuelle Version vom 16. März 2021, 13:05 Uhr

Lima-SDR ist ein Selbstbauprojekt des DARC e.V. Ortsverbandes Duisburg für alle, die sich für Software-Defined-Radio Technologie interessieren.

Es handelt sich hierbei um einen SDR-Transceiver für den Frequenzbereich von 250 kHz bis 30 MHz.

Der SDR-Transceiver besteht aus zwei getrennten Platinen: eine Empfängerplatine und eine Senderplatine.

Die Empfängerplatine ist funktionstüchtig auch ohne Senderplatine.

Die zugehörige Sendereinheit liefert 1 Watt [Hüllkurvenspitzenleistung](#) (engl.: [Peak Envelope Power](#) , PEP).

Datei: [image1.jpeg](#)

Lima-SDR Empfängerplatine

Der Bausatz enthält bis auf eine Ausnahme ausschließlich bedrahtete Bauelemente.

Der integrierte Schaltkreis [Si570 von Silicon Labs](#) ist ein digital programmierbarer Quarzoszillator und ist ein [oberflächenmontiertes Bauelement](#).

---

Im Frühling 2015 hat die [Elektronikwerkstatt des LV1](#) eine Sammelbestellung der Bauteile, Platinen und der bereits vorprogrammierten Mikrocontroller organisiert.